

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 07264590 A

(43) Date of publication of application: 13.10.95

(51) Int. CI

H04N 7/30 H04N 1/41 H04N 5/92

(21) Application number: 06056200

(22) Date of filing: 25.03.94

(71) Applicant:

NEC CORP

(72) Inventor:

UEDA HIROAKI

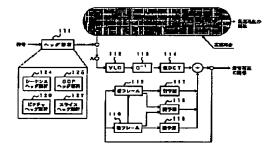
(54) IMAGE REGENERATING DEVICE

(57) Abstract:

PURPOSE: To quickly regenerate a code based upon discrete cosine transformation by simple constitution without lossing picture quality by providing this picture regenerating device with a means for analyzing a code and judging whether the code fixes a parameter or not.

CONSTITUTION: In the image regenerating device, a header analysis part 111 analyzes a read code, judges whether the code fixes a parameter or not, and when the code fixes its parameter, high speed reproducing is executed. In the case of high speed regeneration, only an I picture to be an intra-frame code is regarded as a slice width fixed escape code and a highly efficiently compressed code is decoded by a VLD2 part. The decoded data are reversely quantized by a Q2-1 part and reverse DCT is applied to the reversely quantized data by a reverse DCT2 part to display an enlarged picture. When a parameter is not fixed, normal regeneration is executed through a VLD part 112. Consequently high speed processing can be executed in accordance with the processing capacity of a regenerating device.

COPYRIGHT: (C)1995,JPO



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

庁内整理番号

(11)特許出願公開番号

特開平7-264590

(43)公開日 平成7年(1995)10月13日

(51) Int.Cl.6

識別記号

FΙ

技術表示箇所

H04N

7/30

1/41

В

5/92

H 0 4 N 7/133

5/ 92

Η

審査請求 未請求 請求項の数6 OL (全 11 頁)

(21)出願番号

特願平6-56200

(22)出願日

平成6年(1994)3月25日

(71)出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72)発明者 上田 裕明

東京都港区芝五丁目7番1号 日本電気株

式会社内

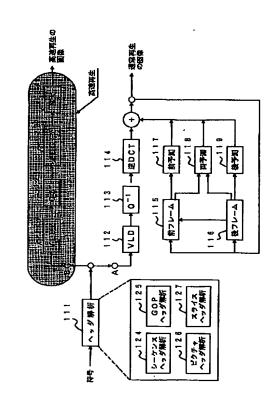
(74)代理人 弁理士 後藤 洋介 (外2名)

(54) 【発明の名称】 画像再生装置

(57)【要約】

【目的】 DCTをベースとした画像符号化方式におい て再生機の能力に応じて画質をできるだけ損なわずに、 簡単な構成によって高速に再生する画像再生装置を提供 すること。

【構成】 画像を小ブロックに分割して、各ブロック毎 に離散コサイン変換を行い、該変換結果を量子化して、 高能率符号化されたフレーム内符号と、画像を小ブロッ クに分割して、各ブロック毎に現フレームとその前後の フレームで最も差分が小さくなるようなブロックを検索 して動き補償を行い、現フレームのプロックと動き補償 されたフレームのブロックで差分を取り、その差分ブロ ックに離散コサイン変換を行い、該変換結果を量子化し て、高能率符号化されたフレーム間符号で圧縮符号化さ れた動画像を再生する画像再生装置において、符号を解 析してパラメータを固定した符号であるかどうか判定す る手段111を備えている。



類に分かれている。

【特許請求の範囲】

【請求項1】 画像を小ブロックに分割して、各ブロック毎に離散コサイン変換を行い、該変換結果を量子化して、高能率符号化されたフレーム内符号と、画像を小ブロックに分割して、各ブロック毎に現フレームとその前後のフレームで最も差分が小さくなるようなブロックを検索して動き補償を行い、現フレームのブロックと動き補償されたフレームのブロックで差分を取り、その差分ブロックに離散コサイン変換を行い、該変換結果を量子化して、高能率符号化されたフレーム間符号で圧縮符号化された動画像を再生する画像再生装置において、符号を解析してパラメータを固定した符号であるかどうか判定する手段を備えたことを特徴とする画像再生装置。

【請求項2】 請求項1に記載した画像再生装置において、更に、表示する画像を拡大する手段を有することを 特徴とする画像再生装置。

【請求項3】 請求項1に記載した画像再生装置において、更に、フレーム内符号のみに固定して伸張処理を行う手段を有することを特徴とする画像再生装置。

【請求項4】 請求項1に記載した画像再生装置において、更に、スライス幅を固定値に固定して伸張処理を行う手段を有することを特徴とする画像再生装置。

【請求項5】 請求項1に記載した画像再生装置において、更に、高周波成分を0と見なして逆離散コサイン変換の算出を行う手段を有することを特徴とする画像再生装置。

【請求項6】 請求項1に記載した画像再生装置において、更に、固定長の符号のみに固定して復号する手段を有することを特徴とする画像再生装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、離散コサイン変換(DCT、以下DCTという)をベースとした符号化方式 (JPEGやMPEGなど)で圧縮符号化された画像符号を再生する装置に関する。

[0002]

【従来の技術】画像をデジタル化してCD-ROMやハードディスクなどの記録媒体に記録する場合、そのデータ量は巨大なものとなるため通常は圧縮符号化して記録される。

【0003】圧縮符号化方式の中で使用されることが多いDCTをベースとした符号化方式があるが、これはJPEG (Joint Photographic Expert Group) やMPEG (Moving Pictures Expert Group) などの国際標準である符号化方式で採用されている。

【0004】従来のDCTをベースとした符号化方式による画像符号の再生についてMPEGを例として図面を 参照して説明する。図16はMPEGに準拠した画像符号の再生を説明する図である。図16に示すように符号 を読み込んで、ヘッダ解析201で符号の種別などを解析する。MPEGではフレーム内符号であるIピクチャと、前方向のみのフレーム間符号であるPピクチャと、前後の双方向のフレーム間符号であるBピクチャの3種

【0005】 Iピクチャの場合はVLD202で高能率 圧縮された可変長のハフマン符号を復号して、Q¹20 3で逆量子化して、IDCT204で逆DCT処理によ りブロックの画素の値を算出して、画像を伸張する。

【0006】また、Pピクチャの場合はVLD202で復号して、Q¹203で逆量子化して、IDCT204で逆DCT処理によりブロックの差分値を算出して、前予測207により前フレーム205に格納された前フレームの動き補償したブロックに差分値を加算して、画像を伸張する。

【0007】また、Bピクチャの場合はVLD202で復号して、Q¹203で逆量子化して、IDCT204で逆DCT処理によりブロックの差分値を算出して、両予測208または後予測209により前フレーム205に格納された前フレームの動き補償したブロックと後フレーム206に格納された後フレームの動き補償したブロックに差分値を加算して、画像を伸張する。

【0008】このように国際標準であるMPEGに基づいた再生機であればどの装置でもMPEGの符号を再生することができる。しかし、逆DCTやVLDなどの処理にはCPUの負担が大きいので、高速なCPUでなければ高速再生はできない。例えば、JPEGやMPEGなどの再生機で15フレーム/秒の処理を行うには1フレームの再生処理は約66ミリ秒で行う必要がある。もし、ハフマン符号を復号するのに30ミリ秒かかり、逆量子化するのに10ミリ秒かかり、逆DCTに20ミリ秒かかり、表示に20ミリ秒かかると全体の処理時間が80ミリ秒かかるので、1フレームの画像を再生するのに14ミリ秒遅れる。

【0009】そこで、CPUの負担を少なくするために 符号化方式の一部を変えてDCT計算の代わりに近傍画 素との差分計算にしたり、量子化を省いたり、可変長の 符号の代わりに4ビット単位の符号で符号化することなどによって、低速なCPUでも高速に再生できるように 40 することが考えられる。

【0010】この従来例として特開昭63-95791 があるが、この方式ではブロックのデータの長さが等し くなるように可変長データを分配することにより、CP Uに負担をかけずに再生できるようにしている。

【0011】また、特開平4-56492では1ブロックのDCT変換後の係数が全て0である場合には無効ブロックとして、無効ブロックを示す情報のみを別信号で送ることにより、処理量を削減している。

【0012】また、CPUの負担を少なくするために、 50 符号化するときに圧縮符号量を制御する方法も考えられ

2

50

る。その従来例として、特開平4-329089がある が、この方式ではフレーム内で小領域に分割されたブロ ック毎の情報量に応じて符号量制御を行い、各プロック 毎に割り当てる符号量とステップサイズを最適な状態に 設定することで、符号量を制御している。

[0013]

【発明が解決しようとする課題】しかしながら上記のよ うな符号化方式の一部を変える画像圧縮では国際標準の 符号化方式と互換性が取れなくなるために、専用の再生 機が必要となる問題点がある。

【0014】また、圧縮符号量の制御を行う画像圧縮で は複数回の圧縮を繰り返す必要があるため、圧縮符号を 作成するのに時間がかかる。また、再生機の処理能力に 応じた符号量制御ではないため、処理速度の遅い再生機 ではリアルタイムの再生ができない。また、圧縮符号量 が決っているので高速な再生機でも決められた画質の符 号しか再生できないという問題点がある。

【0015】そこで、本発明の目的は再生機の能力に応 じて画質をできるだけ損なわずに、簡単な構成によっ て、DCTをベースとした符号を高速に再生できるよう にした画像再生装置や画像再生方式を提供することにあ る。

[0016]

【課題を解決するための手段】本発明によれば、画像を 小ブロックに分割して、各ブロック毎に離散コサイン変 換を行い、該変換結果を量子化して、高能率符号化され たフレーム内符号と、画像を小ブロックに分割して、各 ブロック毎に現フレームとその前後のフレームで最も差 分が小さくなるようなブロックを検索して動き補償を行 い、現フレームのブロックと動き補償されたフレームの ブロックで差分を取り、その差分ブロックに離散コサイ ン変換を行い、該変換結果を量子化して、高能率符号化 されたフレーム間符号で圧縮符号化された動画像を再生 する画像再生装置において、符号を解析してパラメータ を固定した符号であるかどうか判定する手段を備えたこ とを特徴とする画像再生装置が得られる。

【0017】また、本発明によれば、更に、表示する画 像を拡大する手段を有することを特徴とする画像再生装 置が得られる。

【0018】また、本発明によれば、更に、フレーム内 符号のみに固定して伸張処理を行う手段を有することを 特徴とする画像再生装置が得られる。

【0019】また、本発明によれば、更に、スライス幅 を固定値に固定して伸張処理を行う手段を有することを 特徴とする画像再生装置が得られる。

【0020】また、本発明によれば、更に、高周波成分 を0と見なして逆離散コサイン変換の算出を行う手段を 有することを特徴とする画像再生装置が得られる。

【0021】また、本発明によれば、更に、固定長の符 号のみに固定して復号する手段を有することを特徴とす る画像再生装置が得られる。

【0022】更に、本発明によれば、上記各手段を組み 合わせた画像再生装置を得ることもできる。

[0023]

【作用】本発明によれば、再生機の処理能力に応じて画 質をできるだけ損なわずに、高速に再生できる。また、 国際標準である符号化方式と互換性が取れるので、専用 の再生機を必要としない。

[0024]

【実施例】次に本発明についてMPEGを例として図面 を参照して説明する。図1は本発明の一実施例を示す画 像再生装置のブロック図である。図1の画像再生装置は ヘッダ解析111とVLD112とQ¹113と逆DC T114と前フレーム115と後フレーム116と前予 測117と両予測118と後予測119から構成され る。また、ヘッダ解析111はシーケンスヘッダ解析1 24とGOPヘッダ解析125とピクチャヘッダ解析1 26とスライスヘッダ解析127から構成される。画像 再生装置は符号を読み込んでヘッダ解析111を行う。 20 その時、パラメータを固定した符号であるかどうか判断 して、そうである場合は高速再生を行う。高速再生の場 合にはIピクチャのみ、スライス幅固定、エスケープ符 号のみと見なして、VLD2 (120) で高能率圧縮さ れた符号を復号して、Q2¹121で逆量子化して、逆 DCT2 (122) で逆DCTを行って、拡大123で 再生する画像を拡大して表示する。高速再生でない場合 には、フレーム内符号であるIピクチャと、前方向のみ のフレーム間符号であるPピクチャと、前後の双方向の フレーム間符号であるBピクチャの3種類の符号を伸張 30 する。

【0025】Iピクチャの場合はVLD112で復号し て、Q⁻¹113で逆量子化して、逆DCT114で逆D CT処理によりブロックの画素の値を算出して、画像を

【0026】また、Pピクチャの場合はVLD112で 復号して、Q¹113で逆量子化して、逆DCT114 で逆DCT処理によりプロックの差分値を算出して、前 予測117により前フレーム115に格納された前フレ ームの動き補償したブロックに差分値を加算して、画像 40 を伸張する。

【0027】また、Bピクチャの場合はVLD112で 復号して、Q¹113で逆量子化して、逆DCT114 で逆DCT処理によりブロックの差分値を算出して、両 予測118または後予測119により前フレーム115 に格納された前フレームの動き補償したブロックと後フ レーム116に格納された後フレームの動き補償したブ ロックに差分値を加算して、画像を伸張する。

【0028】また、図2にMPEGに準拠した符号フォ ーマットの階層図を示す。MPEGの符号は図2に示す ようにいくつかの階層構造となっている。一番上の階層

がビデオ・シーケンスであり、複数のGOP(Group Of Picture)から構成される。GOPは複数のピクチャから構成され、1つのピクチャが1枚の画像を示している。ピクチャは任意の領域に分割された複数のスライスから構成される。スライスは左から右へ、または上から下への順序で並んだ複数のマクロブロックから構成される。マイクロブロックは16×16ドットのブロックを更に8×8ドットのブロックに分割した輝度成分(Y1, Y2, Y3, Y4)と輝度成分に一致する領域の8×8ドットのブロックの色差成分(Cb, Cr)の6個のブロックから構成される。8×8ドットのブロックが符号化の最小単位となる。

【0029】また、図3にMPEGに準拠した符号フォーマットの構成図を示す。MPEGの符号は図3に示すように各階層毎に(1)シーケンスヘッダと、(2)GOP(Group Of Picture)ヘッダと、(3)ピクチャヘッダと、(4)スライスヘッダと、(5)フィスマッグと、(5)フィスマッグと、(5)フィスマッグと、(5)フィスマッグと、(6)フィスマッグと

(5) マクロブロックヘッダと、(6) ブロックの符号 とから構成される。

【0030】シーケンスヘッダにはUserData (11)に示すようにユーザが自由に定義できるユーザデータの領域があり、その領域にパラメータを固定したことを示すフラグを格納する。そのユーザデータ (11)は固定パラメータで圧縮した符号であることを示す識別子 "Custom" (12)と、固定パラメータのフラグ (13)で構成される。固定パラメータのフラグ (13)は伸張時に拡大することを示すビットと、エピクチャのみに固定することを示すビットと、スライス幅はピクチャサイズに固定することを示すビットと、エスケープ符号のみに固定することを示すビットで構成される。

【0031】次に、以上の構成を有する本実施例の画像 再生装置における画像再生処理について説明する。

【0032】図4は画像再生装置の拡大を説明する図である。図4では2×2画素の画像を縦2倍、横2倍に拡大する場合の例を示している。図4の(A)は2×2画素の各画素の値を示し、(C)は縦2倍、横2倍に拡大後の4×4画素の各画素の値を示している。また、図4の(B)は1画素を4つの画素に変換する処理を示している。図4の例では(A)から1画素取り出して、それを(B)のように4つの画素に変換して、縦2倍、横2倍に拡大した画像(C)に書き込んでいる。例えば、

(A) の右上の画素 (29) は (B) の変換により、P 1 (29) とP2 (29) とP3 (29) とP4 (2 9) となり、 (C) の対応する領域に書き込まれる。

【0033】図4の例では縦2倍、横2倍に拡大するときに画質を向上するために画素の値の補正(ディサ処理)を行っていないが、ディサ処理を行っても良い。この場合例えば、図4の(B)でP1=P0+a、P2=

P0+b、P3=P0+c、P4=P0+d (a, b, c, dは任意の整数) として、4倍拡大を行う。また、

倍率は縦2倍、横2倍としているが、3以上の整数倍で も良い。

【0034】また、図5は図4の動作を説明するフローチャートである。図5に示すように拡大は拡大前の画像から画素を1つ読み込んで(ステップ1)、読み込んだ1つの画素(P0)を4つの画素(P1=P0、P2=P0、P3=P0、P4=P0)に変換して(ステップ2)、変換した4つの画素を拡大後の画像に書き込む(ステップ3)。次に全画素を処理したかどうか判断して(ステップ4)、そうでない場合はステップ1に戻

【0035】このように伸張した画像を拡大して表示することにより、伸張時間を短縮でききる。例えば、縦2倍、横2倍に拡大する場合は伸張時間は1/4に短縮できる。

り、そうでない場合は処理を終了する。

【0036】また、拡大の大部分の処理はメモリのリード/ライトである。伸張の処理にはメモリのリード/ライトだけでなく、逆DCTや逆量子化での乗算や可変長符号の復号でのビットシフトの処理がある。メモリのリード/ライトの方が乗算やビットシフトよりもCPUの負担が小さいので、拡大処理を含めても、拡大しない場合よりも拡大した場合の方が高速に処理できる。

【0037】図6はピクチャ構成を固定にした場合の処 理を説明する図である。MPEGではIピクチャ(フレ ーム内符号) と P ピクチャ (前方向予測符号) と B ピク チャ (双方向予測符号) の3つのピクチャがあるが、図 6の (A) は I ピクチャと P ピクチャと B ピクチャから 30 成るピクチャ構成を示し、(B) は I ピクチャのみに固 定したピクチャ構成を示している。Pピクチャの場合は 前ピクチャの画像を参照して前予測を行う必要があり、 またBピクチャの場合は前フレームの画像や後フレーム の画像を参照して後予測や両予測を行う必要があるの で、 I ピクチャの場合と比べて処理時間がかかる。図6 の (A) の例では1フレーム目は I ピクチャであり参照 フレームは無い。2フレーム目と2フレーム目はBピク チャであり、前フレームである1フレーム目の画像と後 フレームである4フレーム目の画像を参照して、後予測 や両予測を行う。4フレームはPピクチャであり、前フ レームである1フレーム目の画像を参照して前予測を行 う。図6の(B)の例では1フレーム目から4フレーム 目まで全てIピクチャなので、前予測や後予測や両予測 を行う必要は無い。

【0038】また、図7は図6の動作を説明するフローチャートである。図7の(A)はIピクチャとPピクチャとBピクチャから成るピクチャ構成を処理する場合を示し、(B)はIピクチャのみに固定したピクチャ構成を処理する場合を示し、(C)は(A)と(B)のどちらを処理するか判断する処理を示している。図7の

20

8

(A) に示すピクチャ処理1はピクチャヘッダからピクチャの種別を読み込んで(ステップ10)、ピクチャの種別を判断して(ステップ11)、Iピクチャの場合はIピクチャの処理を行う(ステップ12)。Pピクチャの場合はPピクチャの処理を行う(ステップ13)。Bピクチャの場合はBピクチャの処理を行う(ステップ13)。Bピクチャの場合はBピクチャの処理を行う(ステップ13)。図7の(C)に示すピクチャの処理を行う(ステップ15)。図7の(C)に示すピクチャへッダ解析はパラメータ固定であるかどうか判断して(ステップ16)、そうでない場合はピクチャ処理1を行う(ステップ17)。そうである場合はピクチャ処理2を行う(ステップ18)。

【0039】このようにピクチャ構成をIピクチャのみに固定することにより、ピクチャヘッダからピクチャ種別を読み込んで判断する処理を省略できて、Pピクチャの処理の前予測やBピクチャの処理の後予測や両予測を省略できるので、高速に処理できる。

【0040】図8はスライス幅を固定した場合の処理を説明する図である。MPEGでは1フレームの画像を16×16画素を単位としていくつかの領域に分割している。分割した領域の符号の先頭にはスライスヘッダが挿入されて、画像のどの領域であるかを示している。図8の(A)はスライス幅を固定していない場合を示し、図8の(B)はスライス幅をピクチャサイズに固定した場合を示している。図8の(A)は画像を5つの領域(1~5)に分割している。1から5までの各領域の符号の先頭にはスライスヘッダが挿入される。図8の(B)ではスライス幅をピクチャサイズに固定しているので、領域を分割していない。そのため、スライスヘッダも1つしかない。

【0041】また、図9は図8の動作を説明するフロー チャートである。図9の(A)はスライス幅を固定して いない場合の処理を示し、(B) はスライス幅をピクチ ャサイズに固定した場合の処理を示し、(C)は(A) と(B)のどちらを処理するか判断する処理を示してい る。図9の(A)に示すスライス処理1はスライスへッ ダを読み込んで (ステップ20)、マクロブロックの処 理を行い (ステップ21)、次のヘッダがスライスヘッ ダであるかどうか判断して (ステップ22) 、そうであ る場合はステップ20个戻る。そうでない場合は全マク ロブロックの処理が終了したかどうか判断して(ステッ プ23)、そうでない場合はステップ21へ戻り、そう である場合は処理を終了する。図9の(B)に示すスラ イス処理2はスライスヘッダを読み込んで(ステップ2 4)、マクロブロックの処理を行い(ステップ25)、 全マクロブロックの処理が終了したかどうか判断して (ステップ26)、そうでない場合はステップ24へ戻 り、そうである場合は処理を終了する。図9の (C) に 示すスライスヘッダ解析はパラメータ固定であるかどう か判断して (ステップ27) 、そうでない場合はスライ

ス処理1を行う (ステップ28)。そうである場合はスライス処理2を行う (ステップ29)。

【0042】このようにスライス幅をピクチャサイズに 固定することにより、スライスへッダを読み込んで解析 する処理回数を削減できるので、高速に処理できる。

【0043】図10は高周波成分を0と見なして逆DC Tを行う場合の処理を説明する図である。図10の

(A) は高周波成分を0と見なさない場合を示し、図10の(B) は高周波成分を0と見なす場合を示している。図10の(A) は8×8ブロックの周波数成分の低周波から高周波へのスキャン順序(ジグザグスキャン)を示している。図10の(B) もジグザグスキャンを示しているが、22番目以降の高周波成分を全て0と見なしている。自然画像の場合は画像情報が低周波数成分に集中するので、高周波数成分を0と見なしても、画質は大きく劣化して見えない。

【0044】また、図11は高周波成分を0と見なさず に逆DCTを行う場合の動作を説明するフローチャート である。図11に示す逆DCTは変数yに0を格納して (ステップ30)、変数 v に 0 を格納して (ステップ3 1)、変数 d d に 0 を格納して (ステップ 3 2)、変数 uに0を格納して(ステップ33)。次に変数 d d に逆 DCTを行う8×8ブロックのバッファのBuffer (y, u) と逆DCTの係数であるcos ((2v+ 1) uπ) /2の積を加算する (ステップ34)。次に 変数 u に 1 を加算して (ステップ 35) 、変数 u の値が 8より小さいかどうか判断して(ステップ36)、そう である場合はステップ34へ戻る。そうでない場合は一 時的な格納バッファの t (v, y) に変数 d d の値を格 納する (ステップ37)。次に変数 v に 1 を加算して (ステップ38)、変数 v の値が8より小さいかどうか 判断して(ステップ39)、そうである場合はステップ 32へ戻る。次に変数yに1を加算して(ステップ4 0)、変数yの値が8より小さいかどうか判断して(ス テップ41)、そうである場合はステップ31へ戻る。 そうでない場合は変数 y に 0 を格納する(ステップ 4 2)。次に変数xに0を格納して(ステップ43)、変 数ddに0を格納して(ステップ44)、変数uに0を 格納する (ステップ45)。次に変数 d dに t (y, u) とcos ((2x+1) uπ) / 2の積を加算する (ステップ46)。次に変数 u に 1 を加算して (ステッ

40 u) と c o s ((2 x + 1) u π) / 2の積を加算する (ステップ46)。次に変数 u に 1 を加算して (ステップ47)、変数 u の値が8より小さいかどうか判断して (ステップ48)、そうである場合はステップ46へ戻る。そうでない場合はB u f f e r (x, y) に変数 d d の値を格納する (ステップ49)、次に変数 x に 1 を 加算して (ステップ50)、変数 x の値が8より小さいかどうか判断して (ステップ51)、そうである場合は ステップ44へ戻る。次に変数 y に 1 を加算して (ステップ52)、変数 y の値が8より小さいかどうか判断し て (ステップ53)、そうである場合はステップ44へ

戻る。そうでない場合は処理を終了する。

【0045】また、図12は髙周波成分を0と見なして 逆DCTを行う場合の動作を説明するフローチャートで ある。図12は22番目以降の周波数成分を0と見なし た例である。図12に示す逆DCT2は変数yに0を格 納して (ステップ60) 。変数vに0を格納して (ステ ップ61)、変数 d d に 0 を格納して (ステップ6 2) 、変数 u に 0 を格納する (ステップ 6 3) 。 次に変 数ddに逆DCTを行う8×8ブロックのパッファのB uffer (y, u) と逆DCTの係数であるcos $((2v+1)u\pi)/2の積を加算する(ステップ6$ 4)。次に変数 u に 1 を加算して (ステップ 65)、変 数uの値がumax(y)の値より小さいかどうか判断 して (ステップ66) 、そうである場合はステップ64 へ戻る。そうでない場合は一時的な格納バッファの t (v, y) に変数 d d の値を格納する (ステップ 6 7)。次に変数 v に 1 を加算して (ステップ 68)、変 数 v の値が 8 より小さいかどうか判断して (ステップ6 9) 、そうである場合はステップ62へ戻る。次に変数 yに1を加算して(ステップ70)、変数yの値が6よ り小さいかどうか判断して(ステップ71)、そうであ る場合はステップ61へ戻る。そうでない場合は変数 y に0を格納する (ステップ 72)。次に変数 x に 0 を格 納して (ステップ 73)、変数 d d に 0 を格納して (ス テップ74)、変数uに0を格納する(ステップ7 5)。次に変数ddにt (y, u) とcos ((2x+ 1) uπ) /2の積を加算する (ステップ 76)。次に 変数 u に 1 を加算して (ステップ 7 7) 、変数 u の値が 6より小さいかどうか判断して (ステップ78)、そう である場合はステップ76へ戻る。そうでない場合はB uffer (x, y) に変数 d d の値を格納する (ステ ップ79)。次に変数xに1を加算して(ステップ8 0)、変数xの値が8より小さいかどうか判断して(ス テップ81)、そうである場合はステップ74へ戻る。 次に変数 y に 1 を加算して (ステップ 8 2) 、変数 y の 値が8より小さいかどうか判断して(ステップ83)、 そうである場合はステップ74へ戻る。そうでない場合 は処理を終了する。

【0046】図12の例では22番目以降を0と見なし ているが、再生機の処理能力に応じて1~64の値でも 良い。

【0047】このように高周波成分を0と見なさない場 合の乗算回数は8×8×8×2=1024回であり、2 2番目以降の周波数成分を0と見なした場合の乗算回数 $48 \times (6+5+4+3+2+1) \times 6+6 \times 8 \times 8 =$ 510回であるので、高周波成分を0と見なして逆DC Tを行った方が高速に処理できる。

【0048】図13はエスケープ符号の構成図である。 MPEGには固定ビッチ長のエスケープ符号があり、そ れは(1) エスケープ符号であることを示す符号(00 10

0001) と(2) ラン長 (無効係数の数) と(3) レ ベル (有効係数の値:-128~+128) から構成さ

【0049】図14は通常の符号とエスケープ符号の例 を示した表である。図14に示すように通常の符号は2 ~17ビットの可変長の符号であるが、エスケープ符号 は全て20ビットの固定長の符号となる。

【0050】また、図15はVLDの動作を説明するフ ローチャートである。図15の(A)は通常の符号の場 10 合の処理を示し、図15の(B)はエスケープ符号のみ に固定した場合の処理を示している。図15の(A)に 示すVLDは符号を8ビット取り出し(ステップ9 0)、8ビットの値から符号の種類を判断して(ステッ プ91)、8ビット以下の符号であるかどうかを判断し て (ステップ92)、そうでない場合はステップ94へ 進む。そうでない場合はさらに必要なビット数分取り出 して (ステップ93) 、符号のビット数を符号パッファ のポインタに加算して (ステップ94) 、符号に対応す るラン長とレベルを取り出して(ステップ95)、ラン 長とレベルを返す (ステップ96)。図15の(B)に 示すVLD2は符号を8ビット取り出し (ステップ9 7)、bitO~bit7からレベルを取り出し(ステ ップ98)、bit8~bit13からラン長を取り出 し (ステップ99)、20ビットを符号バッファのポイ ンタに加算して(ステップ100)、ラン長とレベルを 返す (ステップ101)。

【0051】このように通常の符号の場合は符号ビット 数を調べて、その値に応じて処理しなければならない が、エスケープ符号のみの場合は20ビットの固定長な 30 ので、符号ビット数を調べる必要がなく、高速に処理で きる。

[0052]

【発明の効果】以上説明したように本発明は、パラメー タを固定して伸張することができるので、再生機の処理 野兎力に応じて画質をできるだけ損わずに、高速に再生 できる。また、国際標準である符号化方式と互換性が取 れるので、専用の再生機を必要としない。

【図面の簡単な説明】

【図1】本発明の一実施例の動画像再生装置のフロー図 である。

- 【図2】MPEGの符号の階層図である。
- 【図3】MPEGの符号の構成図である。
- 【図4】本発明の拡大処理を説明する図である。
- 【図5】本発明の拡大処理の動作を示すフローチャート である。
- 【図6】本発明のピクチャ構成を固定した処理を説明す る図である。
- 【図7】本発明のピクチャ処理の動作を示すフローチャ ートである。
- 【図8】本発明のスライス幅を固定した処理を説明する 50

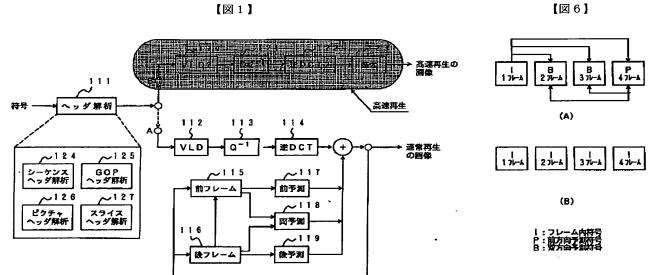
特開平7-264590

12

(7)

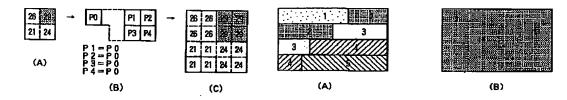
図である。	* 1 1 2	VLD
【図9】本発明のスライス処理の動作を示すフローチャ	1 1 3	Q ⁻¹
ートである。	1 1 4	逆DCT
【図10】本発明の高周波成分を0と見なす処理を説明	1 1 5	前フレーム
する図である。	1 1 6	後フレーム
【図11】逆DCTの動作を示すフローチャートであ	1 1 7	前予測
వ 。	1 1 8	両予測
【図12】本発明の逆DCTの動作を示すフローチャー	1 1 9	後予測
トである。	1 2 0	VLD2
【図13】エスケープ符号の構成図である。	10 1 2 1	Q 2 ⁻¹
【図14】通常の符号とエスケープ符号の例を示した表	1 2 2	逆DCT2
である。	1 2 3	拡大
【図15】本発明のVLDの動作を示すフローチャート	1 2 4	シーケンスヘッダ解析
である。	1 2 5	GOPヘッダ解析
【図16】従来例の動画再生装置のフロー図である。	1 2 6	ピクチャヘッダ解析
【符号の説明】	1 2 7	スライスヘッダ解析
111 ヘッダ解析	*	

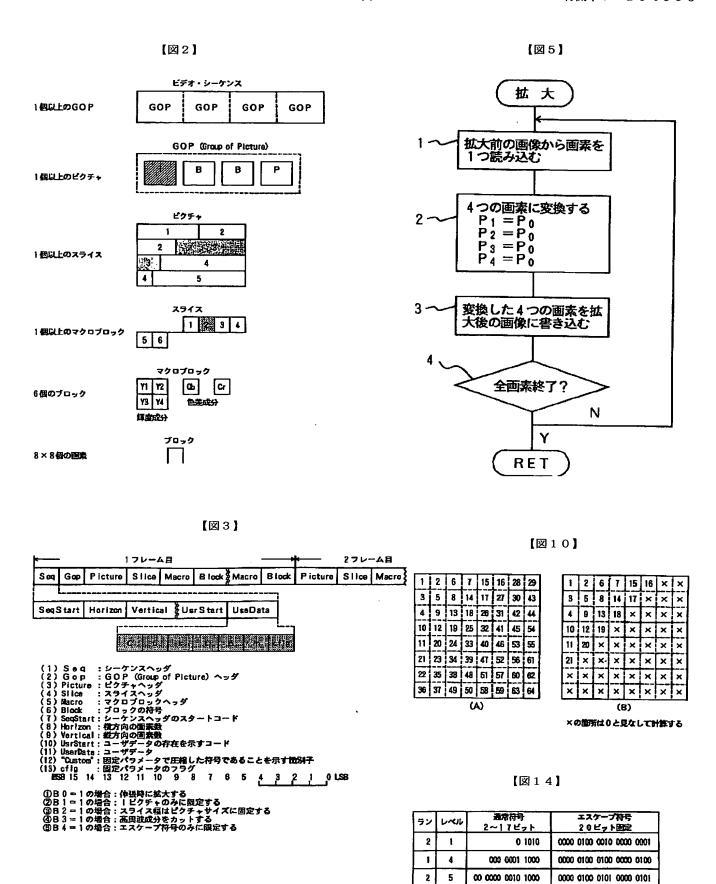
【図1】



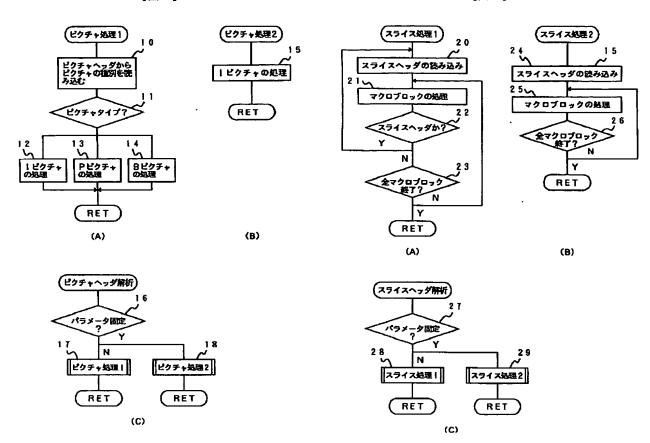
【図8】

【図4】

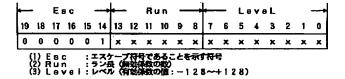




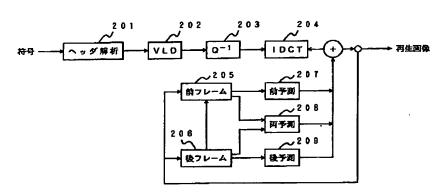
[図7] [図9]



【図13】

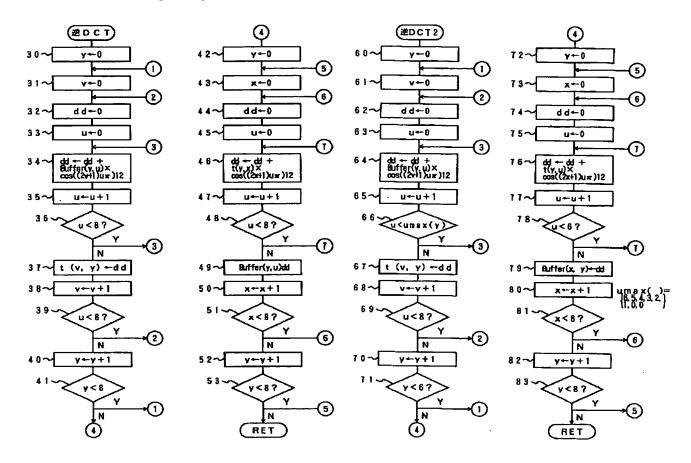


【図16】



【図11】

【図12】



【図15】

